

ANEXO CONVOCATORIA

105/2021

RENGLONES

Renglón	Especificación Técnica	Imagen
1	Fuente Switching de Salida 5Vcc 1000mA Certificada internacionalmente bajo normas IEC-60065 y IEC-60950. Fusible de protección de sobrecarga Carcasa Ignífuga Eficiencia 85-95% que eliminan la pérdida de energía y reducen el consumo Voltaje de salida: 5Vcc Corriente: 1000mA Dimensiones: 60x35x27mm Formato: Plug in Permite inversión de polaridad: NO Conector: desmontable de 5.5 x 2.1 mm Longitud de cable: 1.5mts	
2	USB Blaster programador para dispositivos FPGA. El blaster es un dispositivo que funciona para poder cargar el código realizado para tu FPGA por JTAG, AS y PS. El Blaster es compatible con los siguientes dispositivos: Soporta los productos ALTERA : CPLD (MAX3000, MAX7000, MAX9000 and MAX II) ; FPGA (Stratix, StratixII, Cyclone, CycloneII, ACEX 1K, APEX20K and FLEX 10K) Active serial configuration device (EPCS1, EPCS4, EPCS16) Cyclone (EP1C3, EP1C6, EP1C12, EP1C20) ; Cyclone II (EP2C5, EP2C8, EP2C35) ; Stratix (EP1S10, EP1S20, EP1S25) ; Stratix II(EP2S60) ; FLEX10K(EPF10K10, EPF0K30) ; ACEX1K(EP1K30) ; MAX7000(MAX7128SLC84, MAX7128) ; AETC100(MAX3000, MAX3128) ; MAXII(MAXII240, MAXII570, MAXII1270) ; EPCS(EPCS1, EPCS4, EPCS16) ; EPC(EPC1, EPC4). Soporta: 1.5V, 1.8V, 2.5V, 3.5V y 5V. Soporta todos los productos ALTERA. Soporta JTAG. Soporta comunicación con NIOS II. Interfaz USB. Compatible con el original de Altera Con USB: Sí Incluye adaptador SOIC: Sí	
3	Modelo EP2C5T144 Chip: chip EP2C5T144 FPGA Chip EPCS4 incorporado 4Mbit de EPROM Microcontrolador: AVR ARM PIC Voltaje de funcionamiento: 9V Voltaje mínimo de entrada recomendado - Voltaje máximo de entrada recomendado: 1V - 5V Voltaje mínimo de entrada límite - Voltaje máximo de entrada límite: 1V - 1V Oscilador activo de parche a bordo de 50M (el oscilador de cristal estaba en la parte posterior del tablero) Fuente de alimentación 5V Con indicador del LED y interruptor del reajuste Con 3 SMD LED emisores	

Renglón	Especificación Técnica	Imagen
3	Condensador de tantalito de alta calidad Soporte nios II desarrollo de CPU incorporado	